### (B) 日本国特許庁 (JP)

①特許出願公開

## ⑫公開特許公報(A)

昭60—20327

⑤Int. Cl.4G-11 B 7/0921/10

識別記号

庁内整理番号 Z 7247---5D 7541--5D 砂公開 昭和60年(1985)2月1日

発明の数 1 審査請求 未請求

(全 11 頁)

#### **匈ジツタ測定装置**

②特

頭 昭58-128434

②出

願 昭58(1983)7月14日

⑩発 明 者 見城英志

東京都渋谷区幡ケ谷2丁目43番 2号オリンパス光学工業株式会

社内

⑩発 明 者 坂本正治

東京都渋谷区幡ケ谷2丁目43番 2号オリンパス光学工業株式会 社内

⑪出 願 人 オリンパス光学工業株式会社 東京都渋谷区幡ヶ谷2丁目43番

2号

邳代 理 人 弁理士 鈴江武彦

外2名

明細数の浄む(内容に変更なし) 明 細 毎

1. 発明の名称

ジョタ湖定装置

2. 榜 許 朗 沢 の 範 囲

- (1) 記錄條体を認動する關動手段と、前記記錄條体に付報を記録する記録手段と、前記記錄 媒体から何報を再生する再生手段と、前記再生 手段による再生信号の時間假報を換出する後出 手段と、前記各手段の作曲タイミングを開御す る側御手段とからなるシッタ湖追裝置。
- - (3) 前記記録媒体としての光ディスクの個心

母をトラックエラー信号を用いて検出するととを特徴とする特許的水の範囲第1項または第2項に記載のジッタ測定装置。

- (4) 前配記録手段の記録密度を任恋に設定可能であり、前配再生手段が前配任意に設定された記録密度で記録された情報を再生可能であることを特徴とする特許説求の範囲第1項ないし第3項のうちいずれかに記載のジッタ測定装置。
- (5) 前記2値化信号が御定に適しているか否かをその時間遅れを利用して確認し、 測定に適している場合にのみ前記検出手段で校出することを特徴とする特許財政の範囲第2項ないしば4項のうちいずれかに記録のジッタ測定装置。
- (6) 前記光ディスクに情報を記録する際また は前記光ディスクに記録された情報を再生する 際に、光ディスクに照射するレーザピームの強 度が任意に設定可能であることを特徴とする特 許韶求の範囲第2項をいし第5項のいずれかに 記載のジッタ酬定装置。
  - (7) 前配時間情報は前配御定された再生信号

の時間概を示し、前配校出手段が前配時間概を 統計処型し、表示する機能を有することを特徴 とする特許額求の範囲第1項ないし第6項のい ずれかに記載のシッタ測定装置。

#### 3. 発明の評細な脱明

この発明は記録媒体のジッタの初定基礎に関する:

ペルス幅等)から再生信号のジッタを検出する。 この検出結果をたとえば統計処理することによ り、ジッタの顧因となる要因を1つ1つ分離す る。こうして、ジッタと各受因との関係を確認 し評価することができる。

との発明の目的は、前述した記録密度等のデータ品質関連要素とシッタとの関係を測定する 測定装置を提供することである。

ル30が取り付けられる。ターンテーブル30にはディスク止め82により光ディスク34が固定される。一方、アンプ24の出力信号は信号処理部36に入力される。信号処理部36の出力信号はインターベル創定部38に入力される。

この棋1 図に示す機成において、ターンテーアル3 0 は、上下動物調節機構2 6 によりカークートのこれにより光がによりはいる。ターフル3 0 はモータ 1 4 により回転ではない。ターフル3 0 はモータ 1 4 により回転ではない。クーフル3 0 0 rpm、9 0 0 rpm、1200 rpm、6 0 0 rpm、9 0 0 rpm、1200 rpm、18 0 0 rpmのうちかがコンドのでは、カーカーののうけれかがコンドでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーのでは、カーカーカーのでは、カーのでは、カーの

ィスク34の任意の位配に任意の相対角度でピークアップ22を設定して、シッタ測定が可のとなる。インデックス検出書28枚出来する。アンプロのはピックアップ22枚出ます。クラックの出力にピックアップロのカスエラー信号を設定して、サーロの出する。信号を出力する。信号のパルス化等の信号のパルス化等の信号のパルス化等の信号のパルスにでいる。信号のパルスにでいる。信号のパルス化等の信号の理部36かので、サーバル測定部38は、信号の環路36かの情報を表示する。統計処理等のための情報を表示する。

第2凶は、この発明の一段施例に係るジッタ 測定装置に用いられる信号処理系のプロック図 を示す。この図において、インデックス校出器 28は、インデックスセンサイのおよびインデックス校出回路(2からなっている。インデックスセンサイのな光ティスク3(に投光し、その反射光を受光する電子部品で構成される。イ

るためにペルスを発生する。このペルス幅は特に限定されないが約2ms程度でよい。このワンショットフィの同出力は、抵抗フ6及びキャイシタフ8により構成される遅延回路を介して45時間避れたワンショットフィの日間である。ワンショットフィの日間である。ワンショットフィの日間である。アンドゲート80円とると、ナアンドゲート80円とると、ナアンドゲート80円とると、ナアンドゲート80円とると、ナアンドゲート80円とると、ナアンドゲート80円の出力からインデックスペルスE80

第2図において、インアックスペルスE80 はコントロール回路 4 4 に入力される。コントロール回路 4 4 に入力される。コントロール回路 4 4 はインデックスペルスE80にもとづいて光ティスク3 4 の1回転を検出する。コントロール回路 4 4 はこのインデックスペルスE80を用いて、光ティスク3 4 の1回転に関して、後述する偏心測定回路 5 6 等の各部をコントロールする。

第 5 図 (a) はコントロール回路 4 4 の構成を示す。 RSFF ( RS フリップフロップ ) 8 1は切替える

第3回はインデックス検出回路12の将放例・ を示す。インデックスセンサイクの出力信号 Eioはコンパレータフの正入力端子に入力 される。コンペレータフロの負人力端子には一 定 毘位.E。が印加される。コンパレータ 7 0 は 個 号 E 4 0 の 電位 と 電位 E。 を比較し、 信号 E 4 0 ·を置位(スライスレベル)E。で2値化した2値 化信号E70(第4図(b))を出力する。信号 Eフロはインパータフィを介して反転されて信 号E12となり、ワンショット14亿入力され る。ワンショットフィはサンドイッチディスク 構造を持つ光ディスク34の裏面反射の影響に より発生する疑似インデックス信号EIOi ( 第 4 図(x) ) の 2 値化された 信号 P 2 ( 第 4 図 (b))を吸収し、信号 E 4 0 ( 第 4 図 (a) ) の 2 · 値化された信号P1(無4図(4))のみを検出す

イッチ82の切替えにより、セット又はリセッ ト状態となる。RSFFがセット状態のとき、信号 EBOを受けて一回転ゲートR3は光ディスク 3 4 の 1 回転の間信号を出力する。ゲート 8 3 の出力信号はインパータ81により反伝されて、 信号E84となる。この信号E84は 依述する 個心測定回路 5 6 に与えられる。また、コント ロール回路 4 4 は後述する PLL - モータドライ パ 4 6 の ON-OFF を制御する。 この辨成 例を第 5 図(b)に示す。切替えスイッチ86を切替えて RSFF 8 5をセット状態にすると RSFF 8 5のQ出 力は日レベルとなり、リセットされるとRSFF 85のQ出力はレレベルと左る。との係号がイ ンパータ81により反転されて、信号E81と なる。この信号E87にもとづいて、PLLモー タドライパイをは、モータ11の回転/作止を 制御する。また、コンチロール回路44はサー メドライバイ8も制御する。この構成例を引5 図(c) に示す。 RSFF 8 8 は切替えスイッチ 8 9 に よりセット状態又はリセット状態に設定される。

この RSFF 88の出力信号はインパータ9 0 によ り反伝され、信号Egoとしてサーボドライベ 18に与えられる。との信号E90によりサー ポドライパィ8のサー米面作がON-OFFされる。 コントロール回路14はさらにLD(レーザ・メイオ ード)の ON-OFF を制御する。この構成例を第5 図(d) に示す。 部5 図 b)、 (c) と同様に、 RSFF91 は切替えスイッチ92によりセット状態又はり セット状態に設定される。との RSFF・9 1 の出 力信号はインペータ93により反伝されて、信 号Eg量としてA、P、C(自動パワーコント) ローラ)5 2 に入力される。A、P、C 5 2 は 信号E93にもとづいて、LOD(レーザ メイ ドライベ)50を倒御し、これにより ピックアップ22のLD(レーザ ダイオード)を ON-OFF する。また、コントロール回路44は役 述するアータコントロール回路 5 8 の軽込みデ ータを創御する。

モータ16は内部にエンコーダを有している。 とのエンコーダの出力は PLL モータドライバ

れる。との反射光はピックアップ22内の4分 捌ティティクターに入射する。4分割ティティ クターの出力 佰号 Б 2 2 は アンプ 2 4 に 入力さ れる、付号E22はアンプ24内で加減収録さ れてフォーカスエラー/トラックエラー信号 E24Aとしてサーポドライバ48に与えられ る。また、ディティクタの加算性号E24Bは 2 値化回路 5 4 に入力される。サーボドライベ 48はコントロール回路 44からの信号 E90 のロジックレベルに従って、信号E21Aを用 いてピックアップ22の収励部を創卸し、光デ ィスク31に対するフォーカス副御及びトラッ ク御御を行う。サーポドライパ48に人力され た伯号E·2 4 A のうちトラックエラー信号の成 分は増幅されて信号 E 4 8 ( 第 6 図 (a) ) とたり、 個心 砌定回路 5 6 亿入力される。

個心砌定回路 5 6 の僻成例を 部 7 図に示す。 サーポドライベ 4 8 からのトラックエラー信号 E 4 8 (第 6 図 (a)) はベッファ 9 4 を介してコ ンペレータ 9 5 の正入力端子に入力される。コ 4 6 に 掃 立 さ れる。 PLL モータドライバ 4 6 は コントロール 回路 4 4 による 副 御 に 従い 前 記 エ ンコーダ 出 力 と PLL モー タドライバ 4 6 の 内 部 クロックとの 位 相合 わせを し て、モータ 1 4 の PLL 制 御 を 行 う。 と う し て、 ター ンテーブ ル 3 0 (第 1 図)の 安定 左 回 伝 が 保 証 さ れる。

ピックアップ22の内部にはLD(レーザ ダイオード)が入っている。このLDは存生時には一定光飛のレーザ光を光ディスク34に照射し、記録時には記録する情報に従った宛光を行なう。このLDはLDD(レーザ ダイオード ドライバ)50とA、P、C、52により制御される。LDD 50の制御により、LDからのレーザピームの強度を任意に設定できる。またA、P、C、52はLD内に配置されたピンダイオードによりLDの発光最を検出し、この検出結果に対応した側側信号E52でLDD 50を創御する。これによりピックア・ア22内のLDのレーザ出力パワーが制御される。

LDからのレーザ光は光ディスク34で反射さ

ンパレータ95の負入力端子には一定 電位 Ei が印加される。コンパレータ95はパッファ 9 1から出力されるトラックエラー信号 E 9 1 の配位と電位EIを比較して、入力されたトラ ックエラー信号 E 9 4 を 2 値 化信号 E 9 5 ( 訊 ·6 図(b))に変換する。 信号E95はインパータ 96を介して信号E96となってカウンタ97 に入力される。 カウンタタフはコントロール回 路44から入力される一回転信号E84を用い て光ティスク34の1回転の間信号E96のパ ルス数をカウントする。とのカウント結果は表 示器98に入力される。カウンタ97によりカ ウントされた信号Egfのペルス数は、光ディ スク34の1回転の間に光ディスク34の個心 によりピックアップ 2 2 を在役して 做切ったト ラック数に対応する。 実際の偏心 トラック数は このパルス故を1/2 したものである。よって殺 示器98はカウンタ91のカウント数を1/2し た値を表示する。との表示値から実際の風心の 程度がわかる。

テータコントロール回路 5 R は外部テータ信 号をMFM 変調 ( Modified Frequency Moduration) し、光アィスク34に記録するライトアータと して出力する。このデータコントロール回路 58の構成例を第8図に示す。外部ランダムデー ータ信号EDはパッファレジスタ100に入力さ れる。発掘回路102からの内部クロック信号 E102Aは、シフトクロック、伯号としてバッ ファレジスタ100亿入力される。信号 E102A により内部ダロックに同切した外部ランダムデ ニタ EDがアークE100としてパッファレジス タ100から出力される。パッファレジスタ 100から出力されるデータE100のデータ レートは発振回路102の発掘周波数によって 次足できる。変調器104はデータE100と 発版回路 1 0 2 からの内部 クロックに 同期した アューティ 5 0 多のデータ E 1 0 2 B とを MFM 変調する。変調器104で変調された出力信号 D 1 0 4 はゲート 1 0 6 に入力される。ゲート 106の開閉はコントロール回路14からのコ

ントロール信号 ECO により側御される。ゲート 106が開くと、信号 E 104 は普込みデータ E 106 として出力される。特込みデータ E106 は第2図 LDD 50に入力される。また、発掘回 路102は外部装置用にクロック信号 ECL を出 力する。

世測定信号E54Aのペルス幅より短いペルス を得る(男り図(1))。とのペルスの立下がりに 同期してウィンドペルス(毎9図@)をワンシ ョットにて発生させる。このウィンドペルスの ペルス第生、期間内に測定ペルスE54Aの立下 がり 敵分パルス( 弱9 図6)) が発生するか否で **測定対象のペルスが適正かどうかを確認する。** つまり、このウィンドパルス(第9図69)のパ ルス発生期間内に発生した立下がり微分パルス ( 朝 9 図 (h) ) が信号 EXT 、 ARM とをりインター ペル湖定回路 6 0 亿入力される。さらにティレ ート信号E 5 4 ( X 9 図(c) ) ガインターペル側 定回路60亿入力される。インターパル測定回・ 路 6 0 は 2 飯化回路 5 4 からの 倍号 EXT、ARM と ディレード信号E 5 4 化よりパルス幅を側定し 記録表示する。 .

項10回にインターベル測定回路60の構成 例を示す。信号 EXT、ARM は RSFF(RS フリップ フロップ) 110に入力される。 RSFF 110は 信号 EXT、ARM の立上がりでセットされる。この

RSFF 1 1 0 の Q 出力信号 E 1 1 0 はゲート 112 の第1の入力端子に入力される。一方、信号 B 5 4はペッファアンプリ1 4 亿入力される。 ペッファアンプ114の出力信号は2分され、 一方の信号 E 1 1 4 A はゲート 1 1 2 の 別 2 の 入力端子に入力され、他方の信号E114Bは リセット回路120亿与えられる。リセット四 路 1 2.0 は信号 E 1 1 4 B の立上がりを校出し RSFF 1 1 0 をリセットする。ゲート 1 1 2 の年 3の入力端子には発掘回路116からの発振べ ルス信号E116が入力される。ゲート112 は3入力全てがHレベルとなったときのみH レベルとなる信号E112を出力する。カウン タ」」8は信号EII2のペルス数をカウント・ する。つまり、とのカウント値は被測定信号 E 5 4 0 1 ペルス期間中の発掘回路 1 1 6 の発 - 提ペルス数に等しい。記録表示回路 1 2 2 はヵ ウンタ118により信号ES4の1ペルス間に カウントされた発掘回路 1 1 6 のペルス数符を 記録表示する。

以上のような構成を持つインターパル測定回路 6 0 により得られた各ペルスのペルス幅は、一般に第11図に示すように、ペルス幅の平均値、を中心に正規分布となる。これを統計的に処理する等の方法により、シッタを定量的に把機できる。

第12図は光ディスクョイに対するピックアップ22の相対角度を変えた場合のジッタ性を評価するための例を示すグラフである。このグラフは、上記相対角度が増しても、初めはジッタはほとんど変化しないが、この相対角度の大きさがある値を越えると急欲にジッタが増加するととを示している。

なか、光ディスク3 4のデータ密度 が上がれ ピックアップ 2 2 と光ディスク 3 4 の相対角 度等の影像による収差のため、レーザ光のピー ムが広がる。このため、検出すべきピットの前 後に存在するピットの影響による光量変化が発 生する。この光景変化は光ディスク 3 4 の再生 時にシッタとなる。このシッタを検出できるよ

#### 4. 図面の簡単な説明

第 1 図はこの発明の一実施例に係るジッタ例 定義四の構造を示す図、第2図は第1図のシッ タ 測定 裝匠 の信 号処 型 系 の 一 例 を 示す ナロ , ク 図、餌3図は餌2図におけるインデックス検出 回路の符成を例示する回路図、第4図は第3図 の各部の信号の発生タイミングを説明する図、 385 図は耳2 図に示すコントロール回路44の **構成を例示する図、ぶ6 図は82 図に示す個心 湖定回路 5 6 に入力されるトラックエラー信号** と、その2値化信号との関係を説明する図、第 7 図は第2 図に示す低心測定回路 5 6 の構成例 を示す回路図、消8図はデータコントロール回 路58の特成例を示すプロック図、第9図は第 2 図に示す2 値化回路5 4 が取り扱う信号の発 生タイミングを説明する図、第10図は第2図 に示されるインターパル詞定回路60の解成を 例示するナロック図、第11図はインターペル **迦定回路60により測定されたパルス但も対度** 数 N の関係の説明図、 羽 1 2 図 は光ティスクと うに、以上説明した構成においては高密度配録 及び高密度再生のできる構成となっている。と とでは、第8図の発張回路102の発張周波数 が変り、アータレートが変化する。

以上の説明においては、彼々の構成例を示した。しかしこの発明はこれらの構成に限定され ず、他の構成を用いてもよい。

また記録媒体として、光ディスクの場合について述べた。しかし、この発明はこれに限定されず、ピックアップの構造の相貌、サーポ很符の相異等はあっても、他の記録媒体例えば磁気ディスク、磁気テープ及びフロッピーディスクについても実施可能である。

以上説明したように、この発明によれば、多数の原因が複雑にからみあって現われるシッタを各類因ととに1つ1つ分離して確認かよび評価することができる。これにより、シッタとが因との関係を把握できる。よって、データの品質が評価される。

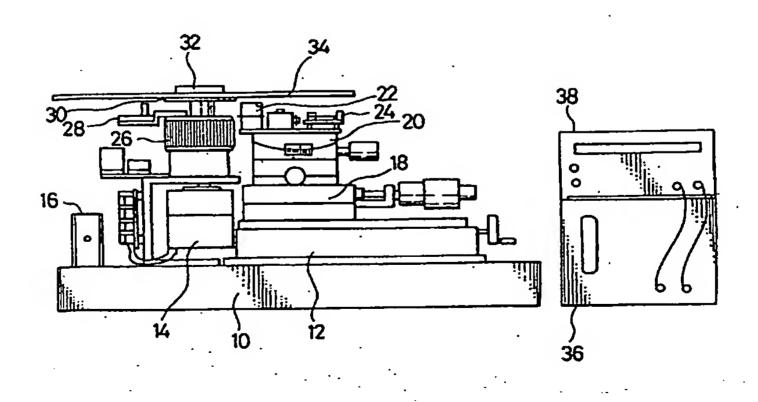
ピックアップの相対角度対シッタの関係を説明 する図。

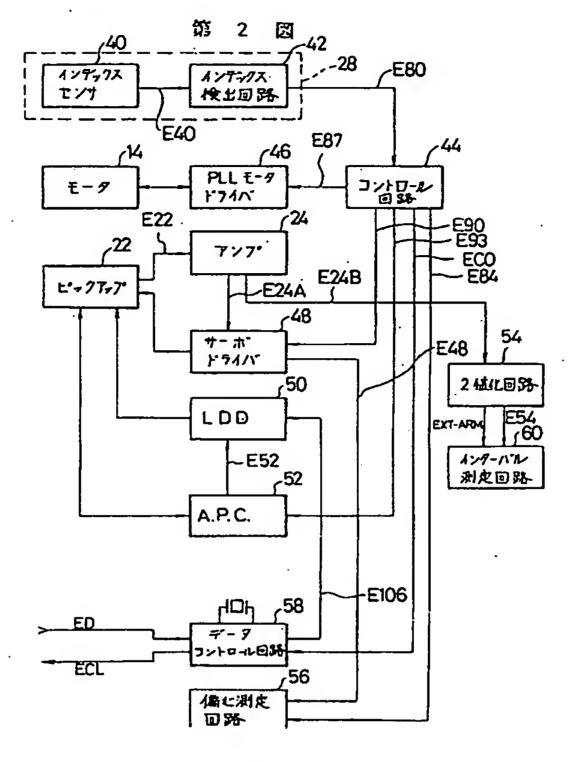
10 … 定盤、12 … 租 励 移 動 台、14 … モ ー タ、 I 6 … LDD (レーザダイオードドライバ) 1.8 … 微動移動台、20 … 角度調節機構、22 ···ピックアップ、2 4 ···アンプ、2 6 ···上下勁 微調節機構、28…インデックス検出器、30 … ターンテーナル、32 …ディスク止め、3 f … 光ディスク、36…信号処理部、38…イン ターパル測定部、40…インデックスセンサ、 4 2 … インデックス検出回路、 4 4 … コントロ ール回路、 4 6 … PLL モータドライベ、 4 8 … サーポドライパ、50 ··· LDD ( レーザダイオー アドライベ)、 5 2 ··· A.P.C (自知パワーコン トローラ)、54…2値化回路、56…個心 御定回路、58…データコントロール回路、 6 0 -- インターベル側定回路、 7 0 . 9 5 -- コ ソペレータ、72.84.87.90.93. 96…インペータ、74…ワンショット、76 …抵抗、18…キャペシタ。80…ナンドケー

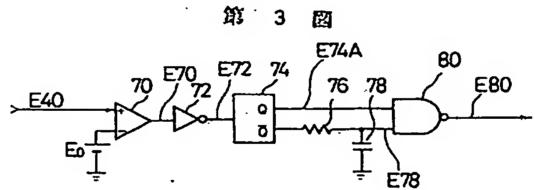
ト、81.85,88,91.110… RSFF
(RSフリップフロップ)、82,86,89.
92…切稔たスイッチ、83…一回版ゲート、
94…ベッファ、97.118…カウンタ、
98…裝示器、100…ベッファレジスタ、
102…発掘回路、104…変割器、106…
ゲート、112…ゲート、114…ベッファアンプ、116…発掘回路、120…リセット回
比、122…記録表示回路。

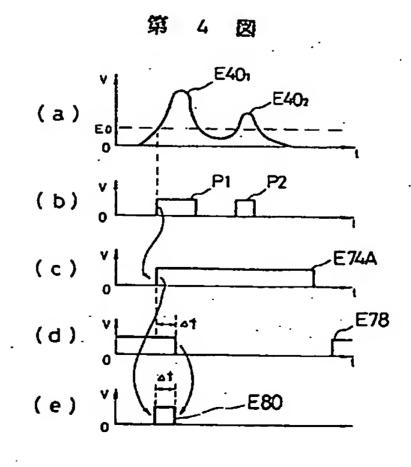
出版人代理人 弁理士 鋡 江 武 彦

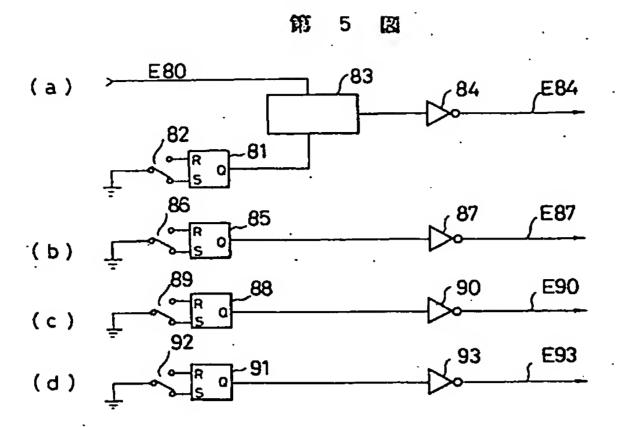
#### 第 1 図

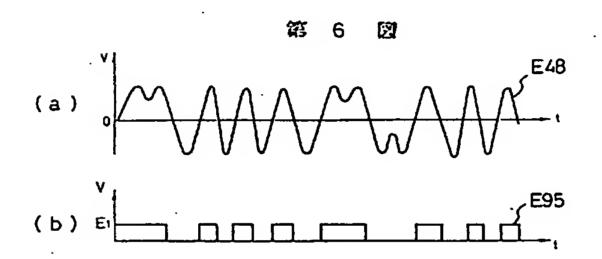


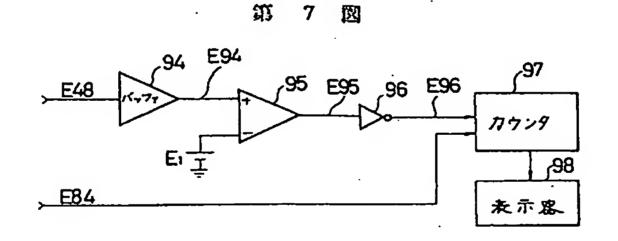


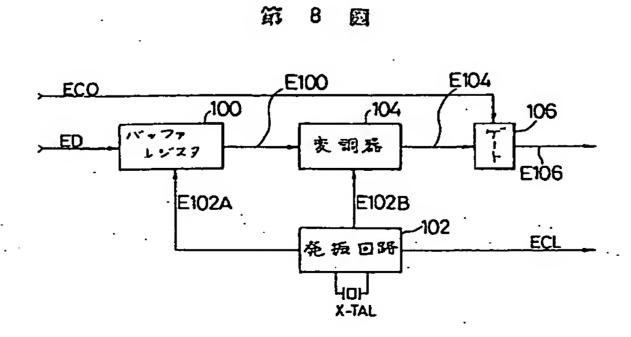


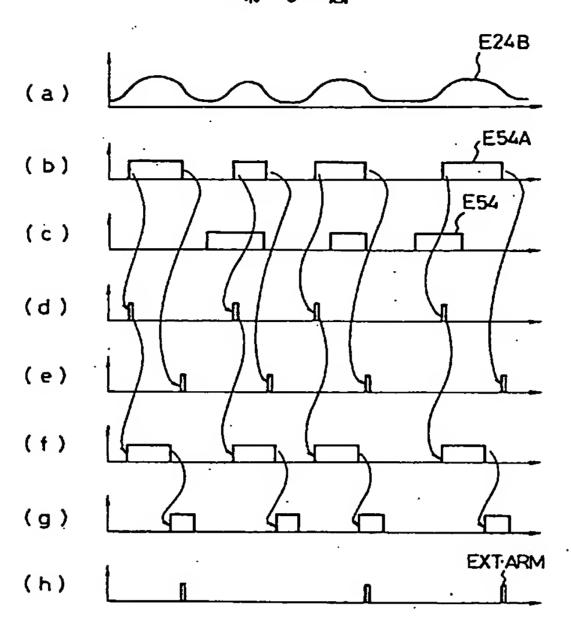


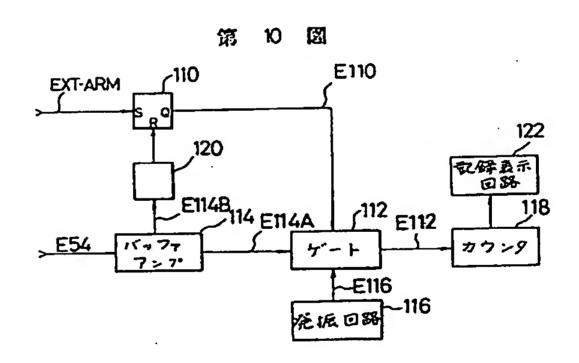


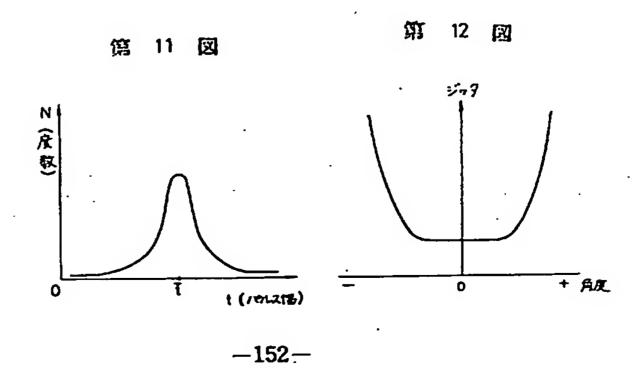












# 手統補正書 845.101

特許庁長官 岩杉和夫 股

1. 事件の表示

特原昭 58-128434 号

2. 発明の名称

ソッタ湖定英置

3. 補正をする者 事件との関係 存 許 川 園 人 (037)オリンパス光学工業株式会社

4. 代 型 人

住所 東京都接区虎ノ門1丁目26番5号 第17韓ビル 〒 105 電 話 03 (502) 3 1 8 1 (大代報)

〔48(5847) 弁理士 (鈴 ) 江. 武 )

5. 自 宛 福 正

6. 袖正の対象

贝细铅全文

7. 福正の内容

明期 5のか ひ(内容に変更なし)

